申請	日期	88	年	5		18	
業	就	88108120					
類	別	:1.	74/		12	156	

A4 C4

128399

線··

	以上各個		428399				
		發明專利說明書					
、發明 、新型 名稱	中文	以最大速度傳輸資料於資料匯流排上之方法及裝置					
新型 	英文	Method and apparatus for transmitting data over data bus at mazimum speed					
i	姓 名	(1) 加藤淳二 (2) 中野雄彦					
	国 籍	(1) 日本 22 日本					
、 發明 人 創作人		(1) 日本國東京都品川區北品川六一七一三五 蘇妮股份有限公司					
	住、居所	② 日本國東京都品川區北品川六-七-三五 蘇妮股份有限公司					
	性 名(名稱)	(1) 蘇妮股份有限公司 ソニー株式会社					
ļ!	图 籍	(1) 日本					
I	生、居所 事務所)	(1) 日本國東京都品川區北品川六丁目七番三五號					
· 代   <del>姓</del>	表人名						
	-	(1) 出并伸之					

經濟部智思明并仍員工前費合作社印製

本纸张尺度通用中國國家標準(CNS.) A4規格(210×297公釐)

428399

.....

A5 B5

四、中文發明摘奏(發明之名稱:以最大速度傳輸資料於資料匯流排上之方法及裝置

揭 露 一 種 以 最 大 速 度 來 傳 輸 資 料 於 其 被 連 接 至 一 序 列 資料 匯 流 排 的 裝 置 之 間 的 方 法 及 裝 置 。 每 個 裝 置 可 以 傳 輸 資 料 於 數 種 速 度 。 一 傳 輸 裝 置 首 先 傳 輸 一 資 料 封 包 至 一 目 標接收裝置於傳輸裝置之一最大傳輸速度。假如一確認起 始資料傳輸收到之通知信號被接收自目標接收裝置時,則 接續之資料封包傳輸的傳輸速度被設定爲剛剛傳輸之資料 的速度。否則,傳輸速度被減小且其程序被重複 / 一旦一 通 知 被 接 收 且 速 度 被 設 定 時 , 則 其 速 度 可 被 儲 存 於 傳 輸 裝 置之一記憶體中以利將來與接收裝置之通訊。該程序被重 複 以 建 立 其 傳 輸 至 連 接 到 雁 流 排 之 其 他 目 標 裝 置 的 最 大 適 當 傳 輸 迹 度 、 本 發 明 具 有 特 別 之 功 效 , 當 結 合 一 l E E E 1394序列匯流排介面使用而缺乏一匯流排管理器時。 跟隨一匯流排重置操作,其中每個裝置之記憶體被清除, 則個別之裝置重建適當的資料傳輸速度至其他每個裝置, 藉由不同速度下之傳輸封包,假如需要的話,直到通知被 接收爲止。

## 英文發明摘要(發明之名稱: Method an apparatus for transmitting data over ) data bus at mazimum speed

A method and apparatus for transmitting data among devices connected to a serial data but at maximum speeds are disclosed. Each device may be capable of transmitting data at several speeds. A transmitting device first transmits a data packet to a target recipient device at a maximum transmission speed of the transmitting device. If an acknowledgement signal confirming receipt of the initial data transmission is received from the target recipient, then the transmission speed for subsequent data packet transmissions is set to the speed of the just-transmitted data. Otherwise, the transmission speed is reduced and the process is repeated. Once an acknowledgement is received and the speed is set, the speed may be stored in a memory of the transmitting device for use in future communications with the recipient device. The process is repeated to establish maximum suitable transmission speeds to other target devices connected to the bus. The invention has particular utility when used in configuration with an IEEE 1394 serial bus interface in the absence of a bits manager. Following a bus reset operation in which the memory of each device is cleared, individual devices reestablish appropriate data transmission speeds to each of the other devices by transmitting packets at varying speeds, if necessary, until acknowledgements are received.